

業績書（教育職員免許法施行規則第 22 条の 6 号関係）

氏 名	渡辺浩巳	学 位	修士（工学）・工学修士
担当授業科目	情報と職業		

1 経歴，学会及び社会における活動等

(株) ルネサスエレクトロニクス	
SoC システム事業部 統括部長	2010 年 4 月 1 日～2015 年 3 月 31 日
車載情報システム事業部 副事業部長	
(株) ルネサスシステムデザイン	
	2015 年 4 月 1 日より
第 1 開発事業部 主管技師長	
兼ツール事業部 副事業部長	
兼 (株) ルネサスエレクトロニクス	
第 1 ソリューション事業本部 主管技師長	

2 著 書

著 書 名	単著・共著の別	発 行 所 名	刊行年月日	備 考
日経エレクトロニクス Leading Trends	共著	日経 B P	2005 1/3	

3 学術論文等

学 術 論 文 等 の 名 称	単独・共同	発 表 雑 誌 等 名	発行年月日	備 考
A 64mW High Picture Quality H.264/MPEG-4 Video Codec IP for HD Mobile Application in 90nm CMOS	共同	IEEE Journal of Solid-State Circuits	Nov. 2008	
A 256mW 40Mbps Full HD H.264 High-Profile Codec featuring a Dual Macroblock Pipeline Architecture in 65nm CMOS	共同	IEEE Journal of Solid-State Circuits	April 2009	
A full HD Multi-Standard Video Codec for Mobile Application	共同	Cool Chips (IEEE micro)	Nov. 2009	
A 342mW Mobile Application Processor With Full-HD Multi Standard Video Codec and		IEEE Journal of	Jan.	

Tile-Base Address Translation Circuits	共同	Solid-State Circuits	2010	
---	----	-------------------------	------	--

4 学会発表等

発表課題の名称	単独・共同の別	発表学会等の名称	発表年月日	備考
携帯端末向け MPEG-4 ビデオ・コーデックハードウェアアクセラレータ LSI (ディジタル情報家電,放送用,ゲーム機用システム LSI)	共同	電子情報通信学会技術研究報告．ICD, 集積回路 103(216), 61-66, 2003-07-17	2003-07-17	
携帯機器向け HD 対応低電力高画質 H.264/MPEG-4 ビデオコーデック IP の開発(ディジタル・情報家電,放送用,ゲーム機用システム LSI ,回路技術(一般,超高速・低電力・高機能を目指した新アーキテクチャ))	共同	電子情報通信学会技術研究報告．ICD, 集積回路 107(382),95-100, 2007-12-06	2007-12-06	
携帯機器向けフル HD 対応 H.264 ハイプロファイルビデオコーデック IP の開発(組込みシステムプラットフォーム)	共同	情報処理学会研究報告. EMB, 組込みシステム 2009(1), 111-116, 2009-01-06	2009-01-06	

以 上